

[illegible]

فایزه الیگدامانی 07:55 - 01/21/2024 , 00:00
2024 , 21 فروردین , 1403

0000000000 000 000 000 00 0000000000 00000000 000 00000000 00000000 000000 000000 0000 000 0000 0000
 00000000 000 00000 000000 2023 000000 0000000 000000 00 000000 000000 00000 000000 000000 000000
 .00000000 000000 000 00 22 0000000000

29. 2019. gada 29. oktobrī, plkst. 14.00, notiekot sēdē, kurā piedalījās visi komisijas locekļi, komisija nolēma pieņemt lēmumu par komisijas ziņojuma, kas izstrādāts saskaņā ar 2019. gada 29. oktobra komisijas sēdes protokolu, pieņemšanu. Lēmums pieņemts ar 4 balsu vairākumu.

[illegible]

Categories:

A diagram of a 12-bit shift register. It consists of 12 empty rectangular boxes arranged in a single horizontal row, connected by a line. The boxes are intended for the user to write the sequence of bits shifted out of the register.

□□□□□□□□□□□□□□□□